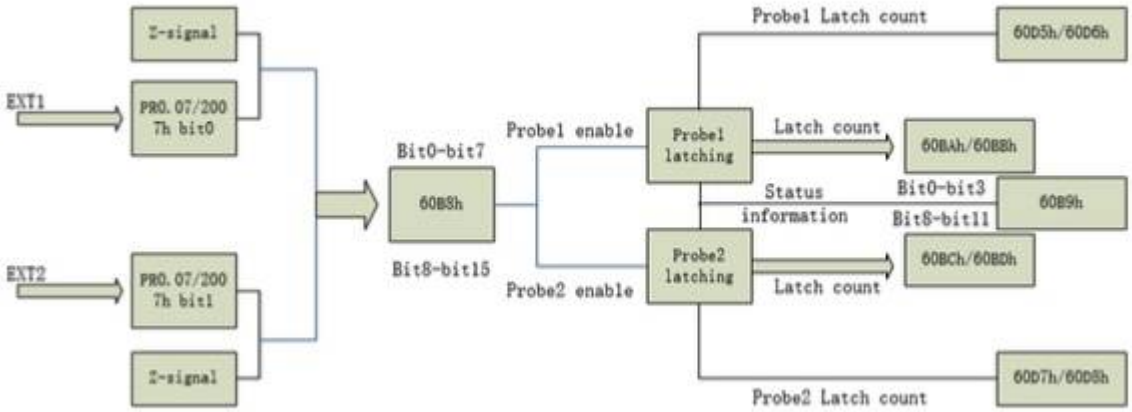
Prüffunktion



Wenn EXT1 oder EXT2 als Prüfung verwendet werden, bitte wie folgt einstellen:

a) Polarität von EXT 1 oder EXT 2 als Prüfung einstellen. Die Pegelpolarität der Prüfungen mit 0x2007 / Pr0.07 einstellen. Bit 0 für EXT1-Signal, Bit 1 für EXT2-Signal

b) Prüffunktion wird über 0x60B8 eingestellt (Bit 0-7 für Prüfung 1, Bit 8-15 für Prüfung 2). Funktionen umfassen Aktivierungstriggersignalauswahl, Auslösemodus und Auslösesignalkante.

Bitte beachten:

(i) Auslösemodus: Einzelauslösung, ansteigende Signalkante = gültig; Auslösemodus:

Kontinuierliche Auslösung, ansteigende und fallende Kante = gültig

(ii) Nach Aktivierung, Trigger-Signalauswahl, Auslösesignalkanten-Einstellungen, wird der

Zähler zurückgesetzt und der 0x60B9-Status wird sich ebenfalls ändern.

(iii) Prüfsignalpegel wird in 60FD gezeigt: EXT1 → Bit 26, EXT2 → Bit 27.

Relevante Objekte

Index	Sub Index	Label	Access	Data Type	Units	Range	Default
2007h	00h	Probe 1 polarity setting	RW	Uint16		0~0xFFFF	1
2007h	01h	Probe 2 polarity setting	RW	Uint16		0~0xFFFF	1
60B8h	00h	Probe control word	RW	Uint16		0~65535	0
60B9h	00h	Probe status word	RO	Uint16		0~65535	0
60BAh	00h	Probe 1or Z-signal rising edge latching position	RO	int32	Command unit	-2147483648~ 2147483647	0
60BBh	00h	Probe 1 or Z-signal falling edge latching position	RO	int32	Command unit	-2147483648~ 2147483647	0
60BCh	00h	Probe 2 or Z-signal rising edge latching position	RO	int32	Command unit	-2147483648~ 2147483647	0
60BDh	00h	Probe 2 or Z-signal falling edge latching position	RO	int32	Command unit	-2147483648~ 2147483647	0
60D5h	00h	Probe 1 or Z-signal rising edge counter	RO	Uint32		0~4294967296	0
60D6h	00h	Probe 1 or Z-signal falling edge counter	RO	Uint32		0~4294967296	0
60D7h	00h	Probe 2 or Z-signal rising edge counter	RO	Uint32		0~4294967296	0
60D8h	00h	Probe 2 or Z-signal falling edge counter	RO	Uint32		0~4294967296	0

Signaleingang von EXT1 und EXT2

EXT1: Pin1 und Pin5 von CN1-Klemme
EXT2: Pin2 und Pin6 von CN1-Klemme

Prüfsteuerwort 60B8h

Bit	Definition	Details
0	Probe 1 enable	0--Disable 1--Enable
1	Probe 1 mode	0--Single trigger mode 1--Continuous trigger mode
2	Probe 1 trigger signal selection	0—EXT1 signal 1--Z signal
3	Reserved	-
4	Probe 1 rising edge trigger	0--Disable 1--Enable

5	Probe 1 falling edge trigger	0--Disable 1--Enable
6-7	Reserved	-
8	Probe 2 enable	0--Disable 1--Enable
9	Probe 2 mode	0--Single trigger mode 1--Continuous trigger mode
10	Probe 2 trigger signal selection	0—EXT2 signal 1--Z signal
11	Reserved	-
12	Probe 2 rising edge trigger	0--Disable 1--Enable
13	Probe 2 falling edge trigger	0--Disable 1--Enable
14-15	Reserved	-

Prüfstatuswort 60B9h

Bit	Definition	Details
0	Probe 1 enable	0--Disable 1--Enable
1	Probe 1 or Z-signal rising edge trigger	0-- not executed 1-- executed
2	Probe 1 or Z-signal falling edge trigger	0-- not executed 1-- executed
3-5	Reserved	-
6-7	Reserved	-
8	Probe 2 enable	0--Disable 1--Enable
9	Probe 2 or Z-signal rising edge trigger	0-- not executed 1-- executed
10	Probe 2 or Z-signal falling edge trigger	0-- not executed 1-- executed
11-13	Reserved	-
14-15	Reserved	-

Latch-Positionsregister

Index	Details
60BAh	Probe 1 or Z-signal rising edge latch position
60BBh	Probe 1 or Z-signal falling edge latch position
60BCh	Probe 2 or Z-signal rising edge latch position
60BDh	Probe 2 or Z-signal falling edge latch position

Latch-Zählerregister

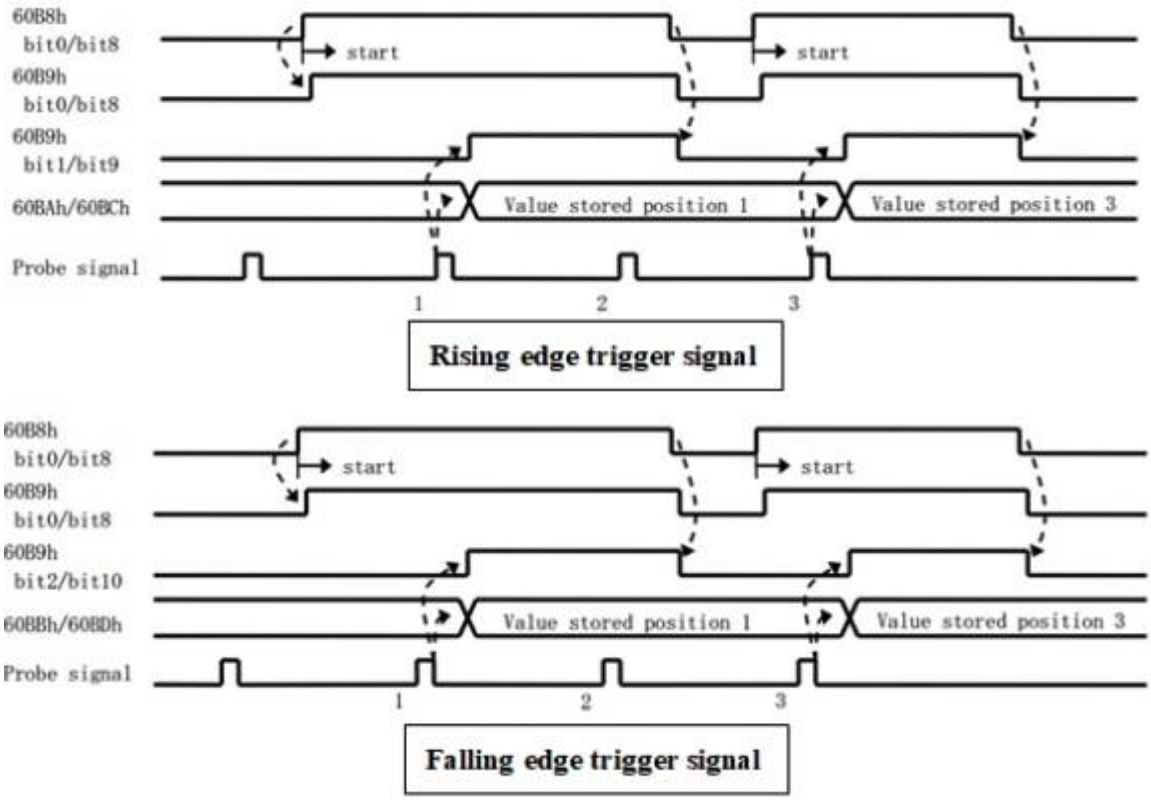
Index	Details
60D5h	Probe 1 or Z-signal rising edge counter
60D6h	Probe 1 or Z-signal falling edge counter
60D7h	Probe 2 or Z-signal rising edge counter
60D8h	Probe 2 or Z-signal falling edge counter

Prüfmodus

Bit1/Bit9 von 60B8h (Prüfmodus) einstellen, 0 = Einzelauslösemodus, 1 = Kontinuierlicher Auslösemodus.

(1) Einzelauslösemodus

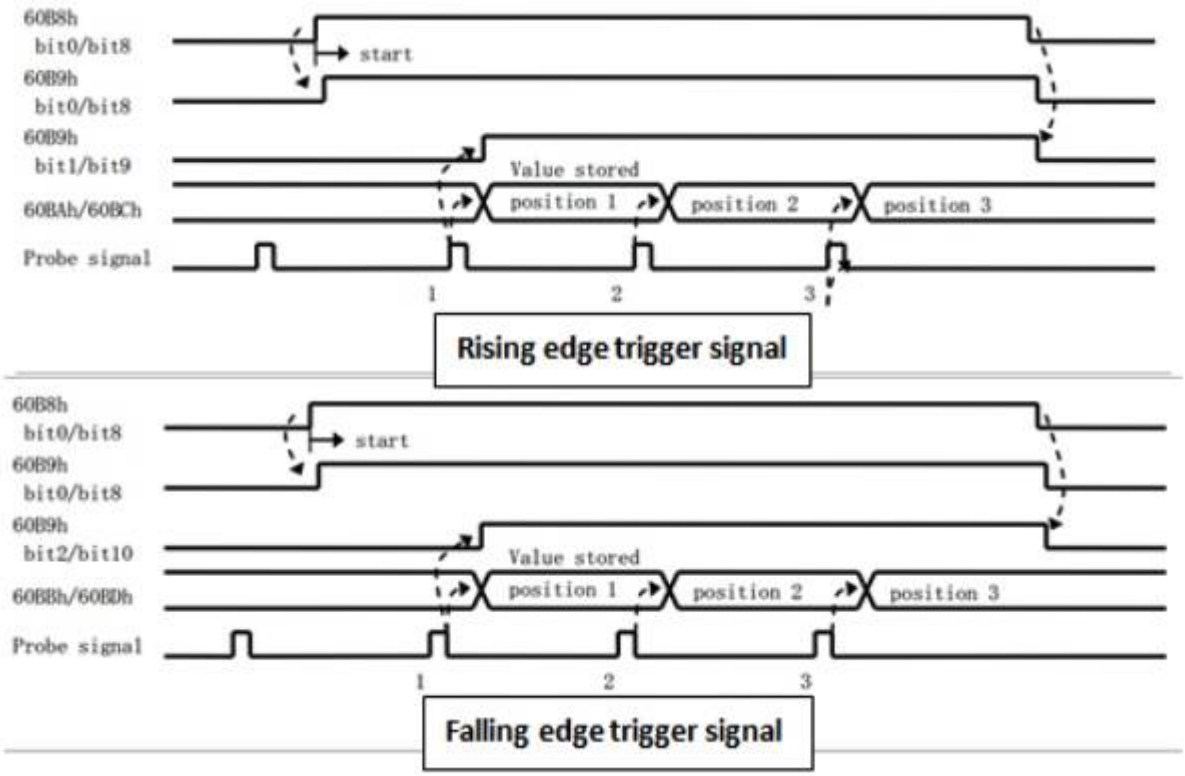
Löst nur aus, wenn das Auslösesignal zum ersten Mal gültig ist. Um die Position zu verriegeln, müssen Benutzer Bit0/Bit8 von 60B8h auf 0 setzen, dann Bit0/Bit8 von 60B8h auf 1 setzen. Das Sequenzdiagramm ist wie unten gezeigt:



(2) Kontinuierlicher Auslösemodus

Die aus der Signalauslösung gespeicherten Daten werden bis zum nächsten Auslösesignal

aufbewahrt. Die erneute Aktivierung der Prüfung ist nicht erforderlich. Sequenzdiagramm wie unten gezeigt:



From:
https://www.nilab.at/dokuwiki/ - **NiLAB GmbH Knowledgebase**

Permanent link:
https://www.nilab.at/dokuwiki/doku.php?id=de:nl7_servo:probe_function

Last update: **2026/09/11 21:03**